

ПРИГЛАШЕНИЕ НА СЕМИНАР

Новая продукция компании Altera



УВАЖАЕМЫЕ КОЛЛЕГИ!

Приглашаем Вас принять участие в серии технических семинаров по продукции компании Altera.

Санкт-Петербург 22 марта
Гостиница «Россия», конференц-зал «Петровский», 2 этаж
(вход в конференц-центр с обратной стороны гостиницы – с Варшавской ул.)
пл. Чернышевского, 11, ст. м. «Парк Победы»

Москва 5 апреля
Гостиница «Измайлово Гамма-Дельта», конференц-зал «Москва», 3 этаж центрального холла
(вход в корпус «Дельта») Измайловское шоссе, 71, ст. м. «Партизанская» (последний вагон из центра)

Екатеринбург 21 апреля
Бизнес-Центр «Форт», Большой конференц-зал
ул. Уральская, д. 52 А

Регистрация участников **9.30**

Начало семинара **10.00**

Продолжительность семинара (включая перерывы, кофе-брейк и перерыв на обед) **8 часов**

ВНИМАНИЕ!

Каждый участник семинара получит DVD-диск, который содержит техническую документацию фирмы Altera, бесплатную версию САПР Quartus II Web Edition, оценочную версию библиотеки IP-ядер и среду разработки для процессорного ядра NIOS II.

Участие в семинаре бесплатное, но количество слушателей ограничено. Поэтому **мы просим Вас зарегистрироваться** на сайте www.efo.ru или заполнить регистрационную форму и выслать ее по факсу (Санкт-Петербург – (812) 320-1819, Москва – (495) 933-0743, Екатеринбург – (343) 278-7136).



РЕГИСТРАЦИОННАЯ ФОРМА УЧАСТНИКА СЕМИНАРА

22 марта, Санкт-Петербург 5 апреля, Москва 21 апреля, Екатеринбург

ФИО

Организация, которую Вы представляете:

Область деятельности Вашей организации:

Должность:

Адрес (с индексом):

Телефон/Факс: E-mail:

ФИО ответственного за комплектацию (или главного конструктора) Вашей организации:

Серийность Вашей продукции в год: до 100 шт. до 1000 шт. более 1000 шт.

ПРОГРАММА СЕМИНАРОВ

Новое семейство
FPGA Cyclone IV 50 мин.*

Реализация PCIe контроллера на FPGA
Cyclone II/III/IV GX, Arria II GX, Stratix IV GX/GT 50 мин.*

Изменения в средствах
разработки NIOS II 100 мин.*

- модуль контроллера прерываний в SOPC Builder
- создание проекта в NIOS II EDS
- Board Support Package (BSP) в NIOS II EDS
- создание пользовательских модулей и HAL API для них
- утилиты FlashProgrammer

Повышение надежности
систем и защита проектов
с помощью FPGA Cyclone III LS 50 мин.*

Встроенные средства
системной отладки САПР Quartus II 110 мин.*

- SignalProbe
- Logic Analyzer Interface (LAI)
- In-System Memory Content Editor
- SignalTap II Embedded Logic Analyzer

Вопросы

* – включая перерывы

НОВАЯ ПРОДУКЦИЯ **ALTERA**®

Cyclone IV GX

FPGA CYCLONE IV GX

- **Минимальная стоимость**
 - FPGA самой низкой логической емкости со встроенными приемопередатчиками
 - реализованные на кристалле Hard IP блоки
 - PCIe x1, x2, x4
 - требуют только двух источников питания
 - технология корпусов wire bond
- **Низкая потребляемая мощность**
 - 60 нм low-power технологический процесс
 - позволяют реализовать мост PCIe to GbE с потреблением < 1,5 Вт
- **Большие функциональные возможности**
 - логическая емкость до 150K LE
 - до 6,5 Мбит встроенной памяти
 - до 360 аппаратных умножителей
 - до 8 приемопередатчиков 3,125 Гбит/сек
 - поддерживаются САПР Quartus II с версии 9.1

Cyclone IV

FPGA CYCLONE IV E

- Позволяют уменьшить стоимость системы
- Энергопотребление на 25% ниже по сравнению с Cyclone III
- Могут применяться в различных устройствах

Arria II GX

FPGA ARRIA II GX

- **Низкая стоимость для высокопроизводительных систем**
- **Низкое энергопотребление**
 - до 50% меньше, чем у аналогичных FPGA конкурентов
 - <100 мВт на канал приемопередатчика при 3,125 Гбит/сек
- **Большие функциональные возможности**
 - ALM-структура логического элемента
 - логическая емкость до 260K эквивалентных LE
 - до 12 Мбит встроенной памяти
 - до 16 приемопередатчиков 3,75 Гбит/сек

Cyclone III LS

FPGA CYCLONE III LS

- **Низкое энергопотребление**
 - 60 нм low-power технологический процесс
 - < 0,25 Вт статическое потребление для 200K LE
- **Возможности защиты проекта**
 - от несанкционированной модификации
 - от несанкционированного копирования
 - создание резервных модулей для повышения надежности проекта
- **Большие функциональные возможности**
 - логическая емкость от 70K до 200K LE
 - до 8 Мбит встроенной памяти
 - до 396 аппаратных умножителей



WWW.EFO.RU

ООО «ЭФО» – ОФИЦИАЛЬНЫЙ ДИСТРИБЬЮТОР ALTERA®

WWW.ALTERA.COM ■ WWW.ALTERA.RU

САНКТ-ПЕТЕРБУРГ:

МОСКВА:

КАЗАНЬ:

ЕКАТЕРИНБУРГ:

РОСТОВ-НА-ДОНУ:

ПЕРМЬ:

НИЖНИЙ НОВГОРОД:

Т.: (812) 327-8654

(495) 933-0743

(843) 518-7920

(343) 278-7136

(863) 220-3679

(342) 220-1944

(831) 434-1784

Ф.: (812) 320-1819

MOSCOW@EFO.RU

KAZAN@EFO.RU

URAL@EFO.RU

ROSTOV@EFO.RU

PERM@EFO.RU

NNOV@EFO.RU

ZAV@EFO.RU

WWW.EFO.RU ■ WWW.KORPUSA.RU ■ WWW.ATMEL.RU ■ WWW.ALTERA.RU ■ WWW.POWEL.RU ■ WWW.WLESS.RU